

تراشه ای با اجزای کوچکتر از 10 nm

تراشه‌های با اجزای بی‌به کوچکی 7 nm ساخته‌اند. با این فناوری میشود تا 20 میلیارد ترانزیستور را در یک تراشه جا داد. این 2 برابر مقدار فعلی ست. ظاهرن قانون مور [2] هنوز دارد کار میکند. مور در 1965 پیشبینی کرده بود هر سال تعداد ترانزیستورها بر مساحت 2 برابر میشود. شاید ن هر سال بل که هر یک - نیم سال، تعداد ترانزیستورها بر مساحت 2 برابر شده.

[1] <http://nanotechweb.org/cws/article/tech/61827>

[2] Gordon Moore